



## HT46R23A/D 转换子程序:

```
-----;
AD_CONV  PROC
        SET    ADCR.7      ;开始 (bit7)输出 0-1-0 启动信号
        NOP
        CLR    ADCR.7
AD_LOOP:  NOP
        NOP
        SZ     ADCR.6      ;ADCR 寄存器数据送 A,判断转换是否结束
        JMP   AD_LOOP
        MOV   A,ADRH      ;ADRH 为高 8 位数据,低 2 位在 ADRL 中
        MOV   AD_DL,A     ;AD 数据存于低 8 位存储单元
        MOV   AD_DM,A     ;暂存于 AD_DM 中备份
        RL    AD_DL      ;数据左移一位
        RL    AD_DL      ;数据再移一位
        MOV   A,0FCH
        ANDM  A,AD_DL     ;逻辑与运算
        MOV   A,ADRL     ;读低 2 位数据
        MOV   AD_DH,A     ;暂存于 AD_DH
        RR    AD_DH      ;右移 6 位,将 D7,D6 有效位数据移至 D1,D0
        RR    AD_DH
        RR    AD_DH
        RR    AD_DH
        RR    AD_DH
        MOV   A,03H
        AND   A,AD_DH     ;与逻辑运算,取出低 2 位
        OR    A,AD_DL     ;或运算
        MOV   AD_DL,A     ;存入 AD_DL 单元
        RR    AD_DM
        RR    AD_DM
        RR    AD_DM
        RR    AD_DM
        RR    AD_DM
        RR    AD_DM
        MOV   A,03H
        AND   A,AD_DM
        MOV   AD_DH,A     ;存入 AD_DH 单元
        CLR   ADCR.7     ;置转换标志
        SET   ADCR.7
        RET
AD_CONV  ENDP          ;子程序结束
```